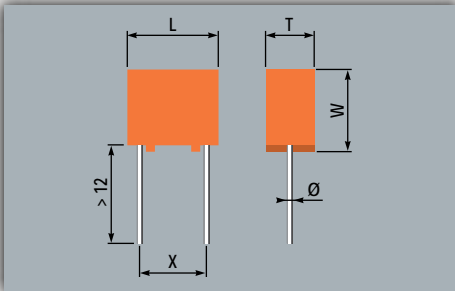


TCK 179 à/to 182

HAUTE TENSION HIGH VOLTAGE



Diélectrique	Céramique classe 1
Technologie	Chips multicouches moulé résine époxy

CARACTERISTIQUES ELECTRIQUES

Catégorie climatique	55/125/56
Température d'utilisation	- 55°C + 125°C
Tension nominale U_{RC}	200 V - 10 000 V
Tension de tenue (sauf extension de gamme)*	
pour $U_{RC} \leq 500 V_{CC}$	$2,5 U_{RC}$
pour $U_{RC} \geq 1 000 V_{CC}$	$1,6 U_{RC}$
Tangente δ à 1 MHz	$\leq 1,5 \left(\frac{150}{C_R} + 7 \right) \cdot 10^{-4}$
$C_R < 50$ pF	
50 pF $\leq C_R < 1 000$ pF	$\leq 10 \cdot 10^{-4}$
$T_g \delta$ à 1 kHz $C_R \geq 1 000$ pF	$\leq 10 \cdot 10^{-4}$
Résistance d'isolement	
sous U_{RC} pour $U_{RC} \leq 500 V_{CC}$	
sous $500 V_{CC}$ pour $U_{RC} > 500 V_{CC}$	
pour $C_R \leq 10$ nF	$\geq 100 000 M\Omega$
pour $C_R > 10$ nF	$\geq 1 000 M\Omega \cdot \mu F$

MARQUAGE

Modèle	
Capacité	
Tolérance	
Tension**	
Date-code	

Dielectric	Ceramic class 1
Technology	Multilayer chips epoxy molded

ELECTRICAL CHARACTERISTICS

Climatic category	55/125/56
Operating temperature	- 55°C + 125°C
Rated voltage U_{RC}	200 V - 10 000 V
Test voltage (except extended range)*	
for $U_{RC} \leq 500 V_{DC}$	$2,5 U_{RC}$
for $U_{RC} \geq 1 000 V_{DC}$	$1,6 U_{RC}$
Tangent δ at 1 MHz	$\leq 1,5 \left(\frac{150}{C_R} + 7 \right) \cdot 10^{-4}$
$C_R < 50$ pF	
50 pF $\leq C_R < 1 000$ pF	$\leq 10 \cdot 10^{-4}$
$T_g \delta$ at 1 kHz $C_R \geq 1 000$ pF	$\leq 10 \cdot 10^{-4}$
Insulation resistance	
under U_{RC} for $U_{RC} \leq 500 V_{DC}$	
under $500 V_{DC}$ for $U_{RC} > 500 V_{DC}$	
for $C_R \leq 10$ nF	$\geq 100 000 M\Omega$
for $C_R > 10$ nF	$\geq 1 000 M\Omega \cdot \mu F$

MARKING

Model	
Capacitance	
Tolerance	
Voltage**	
Date-code	

** En clair ou en code (voir page 38)
Clear or coded (see page 38)

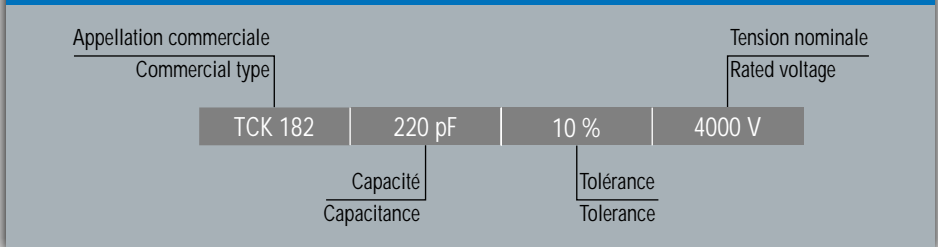
CONDENSATEURS CERAMIQUE MOULES CLASSE 1

MOLDED CERAMIC CAPACITORS CLASS 1

	Appellation commerciale / Commercial type				Code des valeurs de C_R Capacitance value coded	Tolérances sur capacité Tolerance on capacitance
	TCK 179	TCK 180	TCK 181	TCK 182		
Dimensions / Dimensions (mm)						
$L \pm 0,5$	7,2	8	10,5	13		
$W \pm 0,5$	5	8	9	12		
$X \pm 0,5$	5,08	5,08	7,62	10,16		
$\varnothing -0,05 + 10\%$	0,6	0,6	0,8	0,8		
T max.	5	3	5	6,5	8	8
Tension nominale / Rated voltage						
U_{RC} (kV)	0,20,5	1	2	3	4	5
10 pF						
12						
15						
18						
22						
27						
33						
39						
47						
56						
68						
82						
100						
120						
150						
180						
220						
270						
330						
390						
470						
560						
680						
820						
1000						
1200						
1500						
1800						
2200						
2700						
3300						
3900						
4700						
5600						
6800						
8200						
10 nF						
12						
15						
18						
22						
27						
33						
39						
47						
56						
68						
82						
100						
120						
150						
180						
220						
270						
330						
390						
470						
560						
680						
820						
1 μF						

* Pour extension de gamme
 $U_{RC} \leq 500 V_{CC} : 2 U_{RC}$
 $U_{RC} \geq 1000 V_{CC} : 1,3 U_{RC}$
 * For extended range
 $U_{RC} \leq 500 V_{DC} : 2 U_{RC}$
 $U_{RC} \geq 1000 V_{DC} : 1,3 U_{RC}$

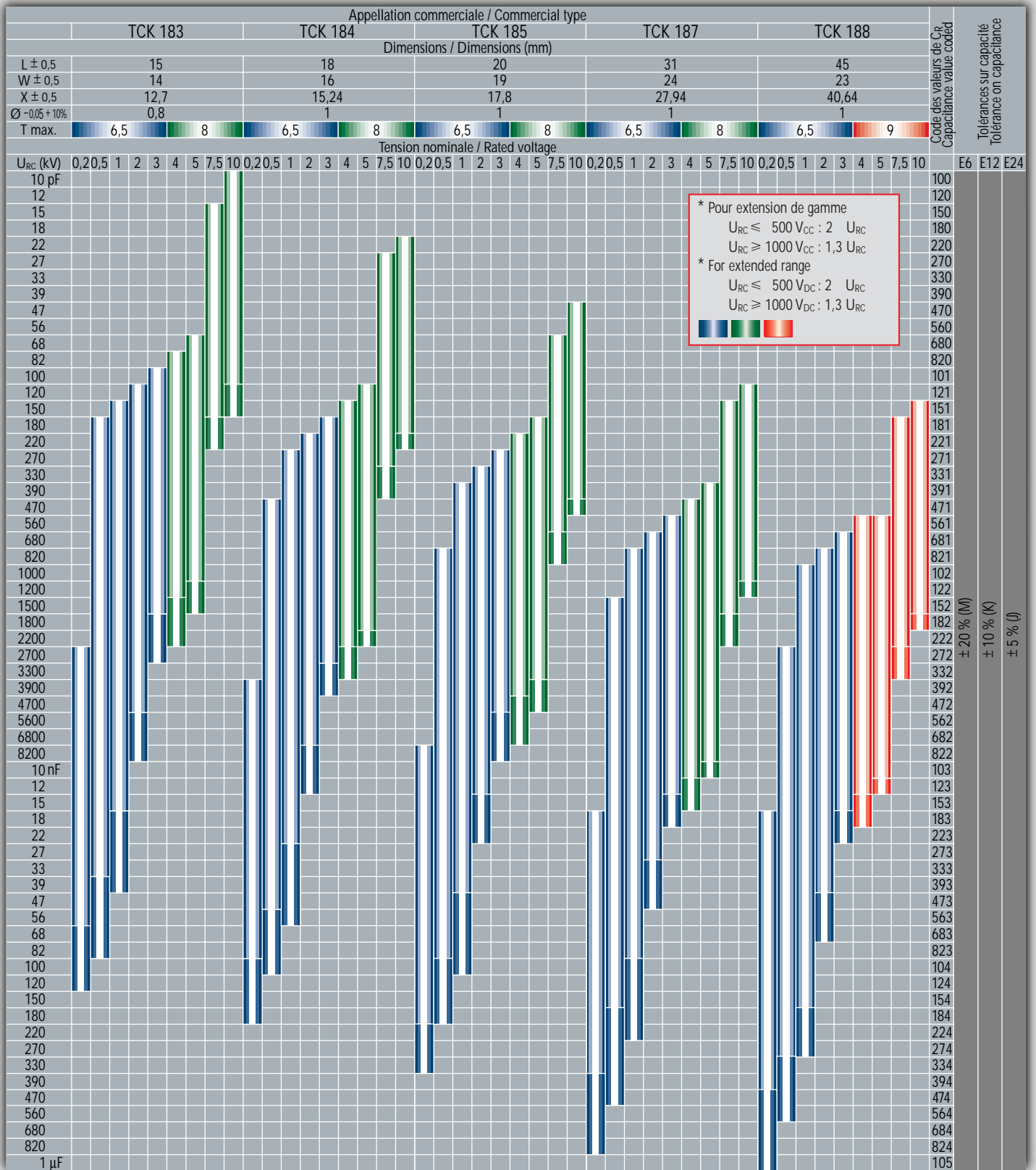
Exemple de codification à la commande / How to order



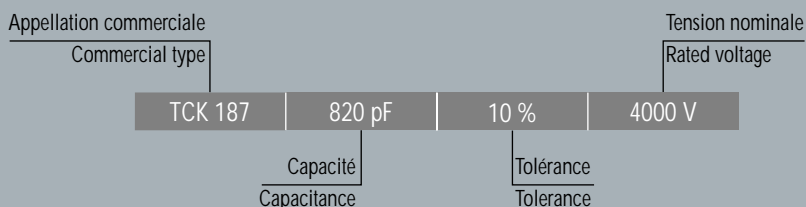
CONDENSATEURS CERAMIQUE MOULES CLASSE 1

MOLDED CERAMIC CAPACITORS CLASS 1

TCK 183 à/to 188



Exemple de codification à la commande / How to order



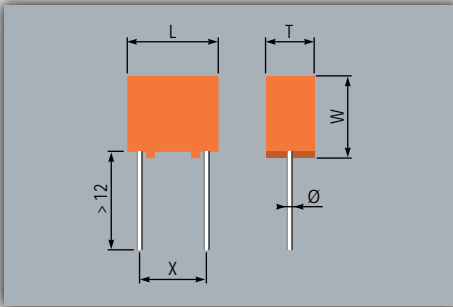
TCK 180 S à / to TCK 185 S
 Modèles destinés à une utilisation spatiale.
 Consulter notre Service Commercial.
 Models for space applications.
 Contact our Commercial department.

TCK 279 à/to 282

CONDENSATEURS CERAMIQUE MOULES CLASSE 2

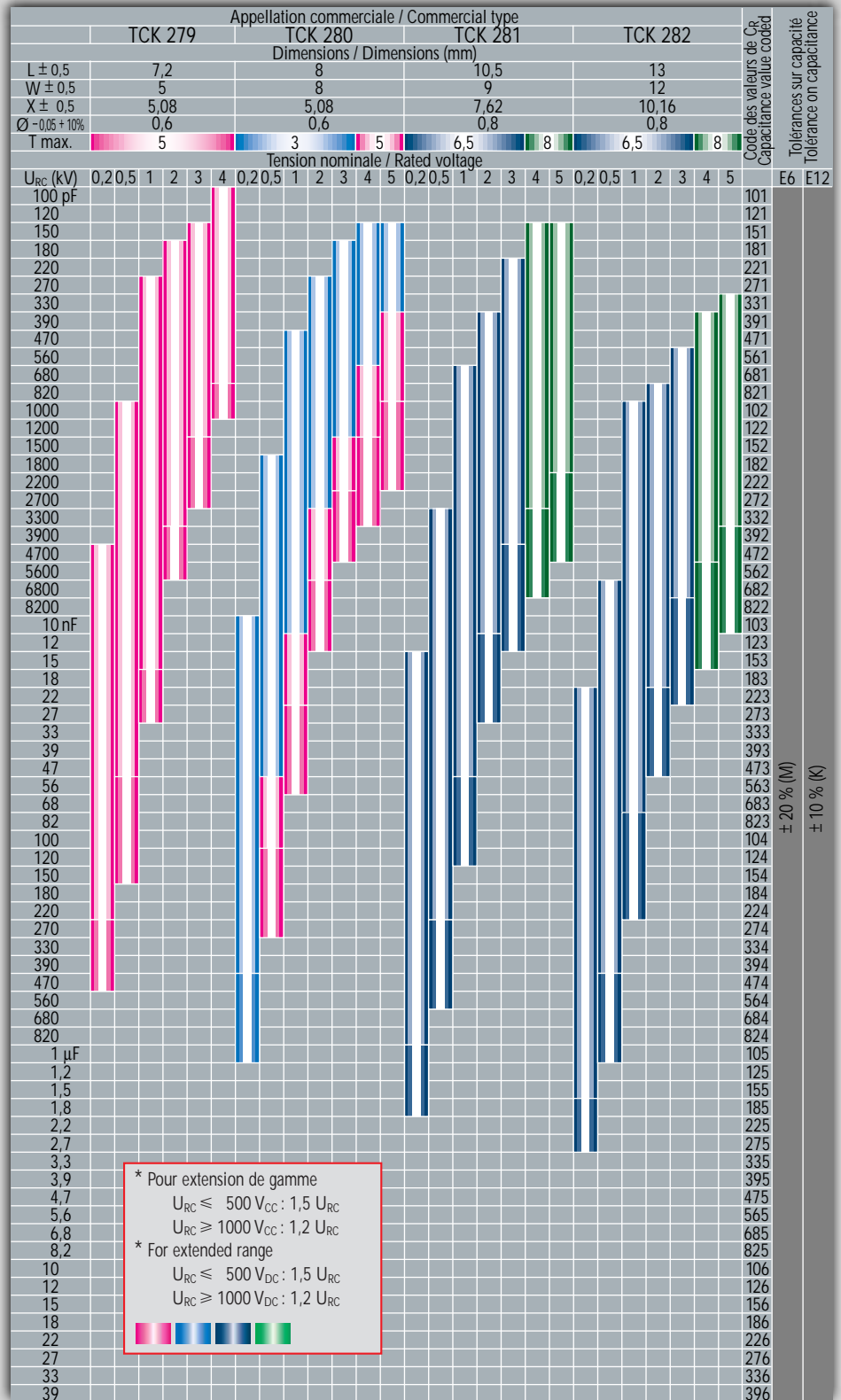
MOLDED CERAMIC CAPACITORS CLASS 2

HAUTE TENSION HIGH VOLTAGE



Diélectrique	Céramique classe 2
Technologie	Chips multicouches moulé résine époxy
CARACTERISTIQUES ELECTRIQUES	
Catégorie climatique	55/125/56
Température d'utilisation	- 55°C + 125°C
Tension nominale U_{RC}	200 V - 10 000 V
Tension de tenue (sauf extension de gamme)*	
pour $U_{RC} = 200 V_{CC}$	$2,5 U_{RC}$
pour $U_{RC} = 500 V_{CC}$	$2 U_{RC}$
pour $U_{RC} = 1 000 V_{CC}$	$1,5 U_{RC}$
pour $U_{RC} \geq 2 000 V_{CC}$	$1,2 U_{RC}$
Tangente δ à 1 kHz	$\leq 250 \cdot 10^{-4}$
Résistance d'isolement	
sous U_{RC} pour $U_{RC} \leq 500 V_{CC}$	$\geq 20 000 M\Omega$
sous $500 V_{CC}$ pour $U_{RC} > 500 V_{CC}$	$\geq 500 M\Omega \cdot \mu F$
pour $C_R \leq 25 nF$	
pour $C_R > 25 nF$	
MARQUAGE	
Modèle	
Capacité	
Tolérance	
Tension**	
Date-code	

Dielectric	Ceramic class 2
Technology	Multilayer chips epoxy molded
ELECTRICAL CHARACTERISTICS	
Climatic category	55/125/56
Operating temperature	- 55°C + 125°C
Rated voltage U_{RC}	200 V - 10 000 V
Test voltage (except extended range)*	
for $U_{RC} = 200 V_{DC}$	$2,5 U_{RC}$
for $U_{RC} = 500 V_{DC}$	$2 U_{RC}$
for $U_{RC} = 1 000 V_{DC}$	$1,5 U_{RC}$
for $U_{RC} \geq 2 000 V_{DC}$	$1,2 U_{RC}$
Tangent δ at 1 kHz	$\leq 250 \cdot 10^{-4}$
Insulation resistance	
under U_{RC} for $U_{RC} \leq 500 V_{DC}$	$\geq 20 000 M\Omega$
under $500 V_{DC}$ for $U_{RC} > 500 V_{DC}$	$\geq 500 M\Omega \cdot \mu F$
for $C_R \leq 25 nF$	
for $C_R > 25 nF$	
MARKING	
Model	
Capacitance	
Tolerance	
Voltage**	
Date-code	



* Pour extension de gamme
 $U_{RC} \leq 500 V_{CC} : 1,5 U_{RC}$
 $U_{RC} \geq 1000 V_{CC} : 1,2 U_{RC}$

* For extended range
 $U_{RC} \leq 500 V_{DC} : 1,5 U_{RC}$
 $U_{RC} \geq 1000 V_{DC} : 1,2 U_{RC}$

Exemple de codification à la commande / How to order

