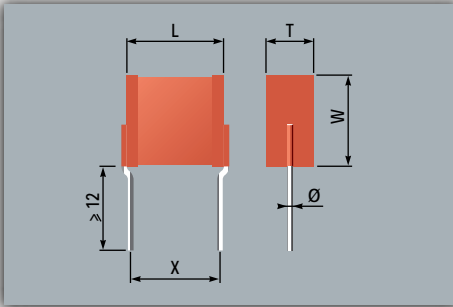
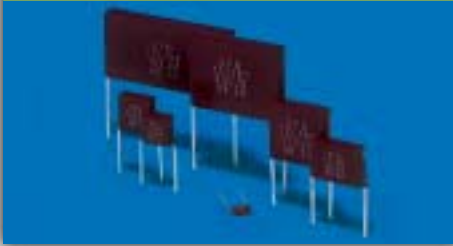


TCL 179 à/to 182

HAUTE TENSION HIGH VOLTAGE



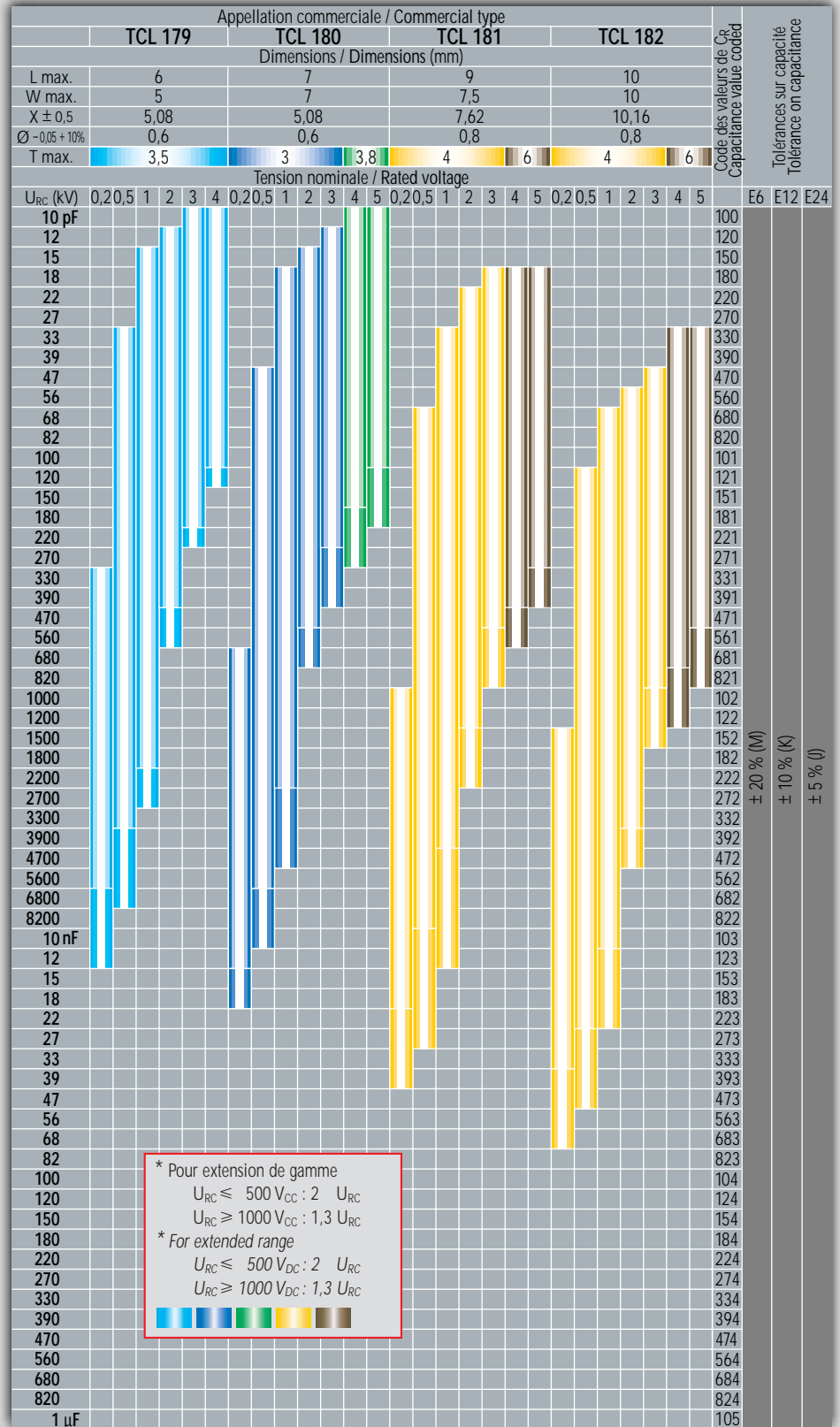
Diélectrique	Céramique classe 1
Technologie	Chips multicouches vernis
CARACTERISTIQUES ELECTRIQUES	
Catégorie climatique	55/125/56
Température d'utilisation	- 55°C + 125°C
Tension nominale U_{RC}	200 V - 10 000 V
Tension de tenue (sauf extension de gamme)*	
pour $U_{RC} \leq 500 V_{CC}$	$2,5 U_{RC}$
pour $U_{RC} \geq 1 000 V_{CC}$	$1,6 U_{RC}$
Tangente δ à 1 MHz	$\leq \left(\frac{150}{C_R} + 7\right) \cdot 10^{-4}$
$C_R < 50$ pF	$\leq 10 \cdot 10^{-4}$
$50 \text{ pF} \leq C_R < 1 000$ pF	$\leq 10 \cdot 10^{-4}$
Tangente δ à 1 kHz	$\leq 10 \cdot 10^{-4}$
$C_R \geq 1 000$ pF	$\leq 10 \cdot 10^{-4}$
Résistance d'isolement	
sous U_{RC} pour $U_{RC} \leq 500 V_{CC}$	$\geq 100 000 \text{ M}\Omega$
sous $500 V_{CC}$ pour $U_{RC} > 500 V_{CC}$	$\geq 1 000 \text{ M}\Omega \cdot \mu\text{F}$
pour $C_R \leq 10$ nF	$\geq 100 000 \text{ M}\Omega$
pour $C_R > 10$ nF	$\geq 1 000 \text{ M}\Omega \cdot \mu\text{F}$

Dielectric	Ceramic class 1
Technology	Varnished Multilayer chips
ELECTRICAL CHARACTERISTICS	
Climatic category	55/125/56
Operating temperature	- 55°C + 125°C
Rated voltage U_{RC}	200 V - 10 000 V
Test voltage (except extended range)*	
for $U_{RC} \leq 500 V_{DC}$	$2,5 U_{RC}$
for $U_{RC} \geq 1 000 V_{DC}$	$1,6 U_{RC}$
Tangent δ at 1 MHz	$\leq \left(\frac{150}{C_R} + 7\right) \cdot 10^{-4}$
$C_R < 50$ pF	$\leq 10 \cdot 10^{-4}$
$50 \text{ pF} \leq C_R < 1 000$ pF	$\leq 10 \cdot 10^{-4}$
Tangent δ at 1 kHz	$\leq 10 \cdot 10^{-4}$
$C_R \geq 1 000$ pF	$\leq 10 \cdot 10^{-4}$
Insulation resistance	
under U_{RC} for $U_{RC} \leq 500 V_{DC}$	$\geq 100 000 \text{ M}\Omega$
under $500 V_{DC}$ for $U_{RC} > 500 V_{DC}$	$\geq 1 000 \text{ M}\Omega \cdot \mu\text{F}$
for $C_R \leq 10$ nF	$\geq 100 000 \text{ M}\Omega$
for $C_R > 10$ nF	$\geq 1 000 \text{ M}\Omega \cdot \mu\text{F}$

MARQUAGE	MARKING
Modèle	Model
Capacité	Capacitance
Tolérance	Tolerance
Tension	Voltage
Date-code	Date-code

CONDENSATEURS CHIPS CERAMIQUE VERNIS CLASSE 1

CERAMIC VARNISHED CHIP CAPACITORS CLASS 1



* Pour extension de gamme
 $U_{RC} \leq 500 V_{CC} : 2 U_{RC}$
 $U_{RC} \geq 1000 V_{CC} : 1,3 U_{RC}$

* For extended range
 $U_{RC} \leq 500 V_{DC} : 2 U_{RC}$
 $U_{RC} \geq 1000 V_{DC} : 1,3 U_{RC}$

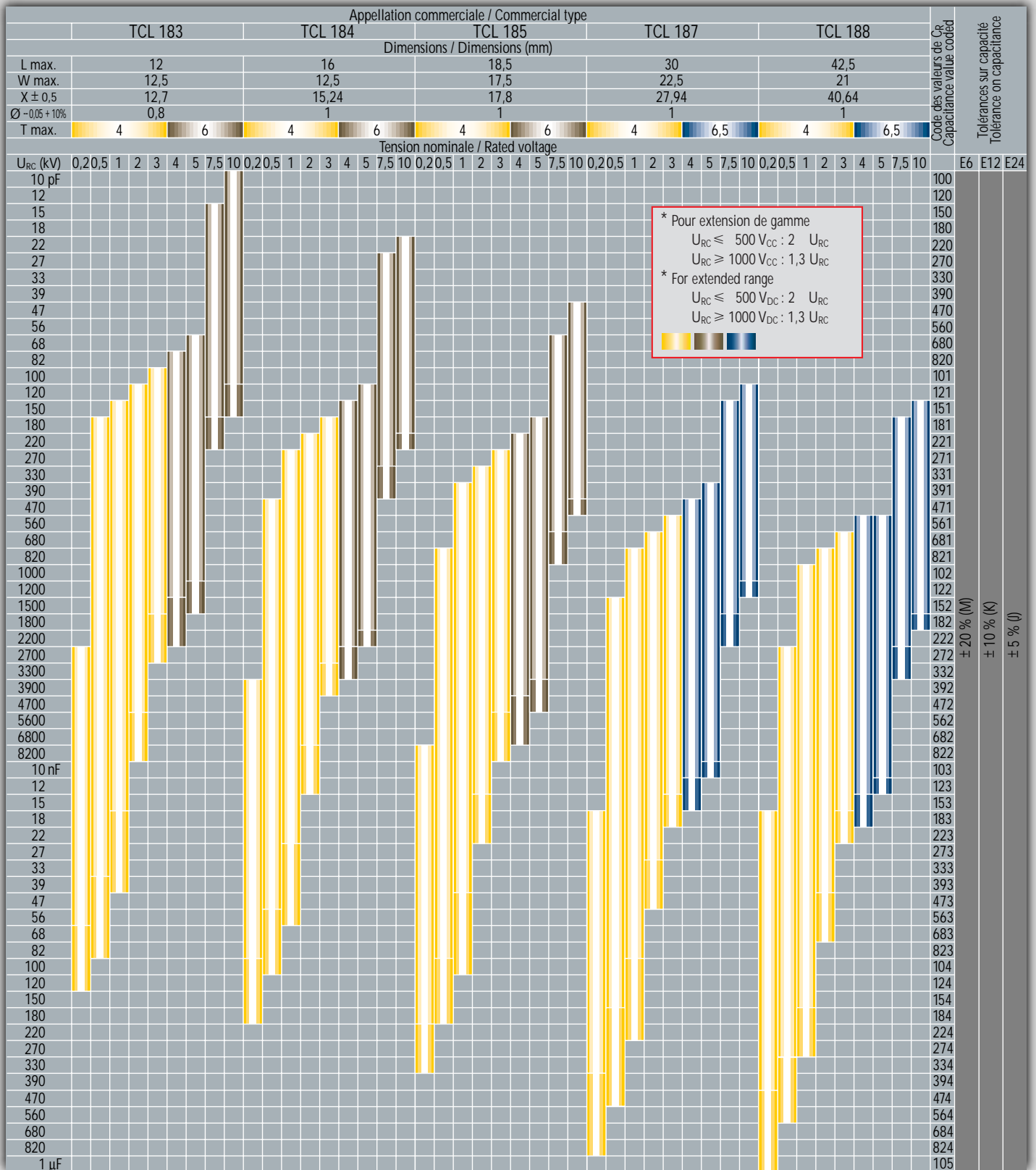
Exemple de codification à la commande / How to order

Appellation commerciale Commercial type	Tension nominale Rated voltage		
TCL 182	1000 pF	10 %	2000 V
	Capacité Capacitance	Tolérance Tolerance	

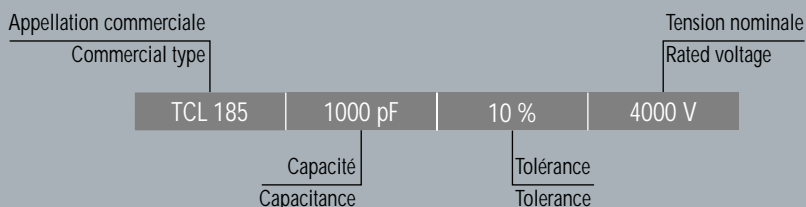
CONDENSATEURS CHIPS CERAMIQUE VERNIS CLASSE 1

CERAMIC VARNISHED CHIP CAPACITORS CLASS 1

TCL 183 à/to 188



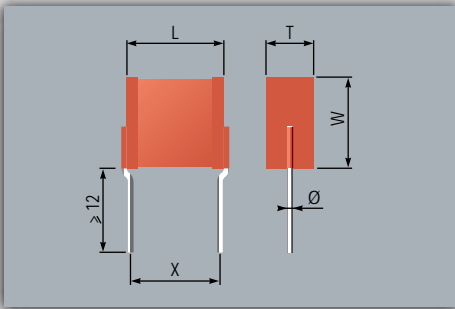
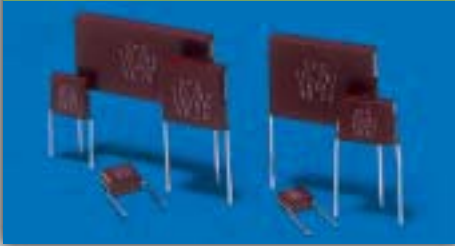
Exemple de codification à la commande / How to order



TCL 180 S à / to TCL 185 S
 Modèles destinés à une utilisation spatiale.
 Consulter notre Service Commercial.
 Models for space applications.
 Contact our Commercial department.

TCL 279 à/to 282

HAUTE TENSION HIGH VOLTAGE



Diélectrique	Céramique classe 2
Technologie	Chips multicouches vernis
CARACTERISTIQUES ELECTRIQUES	
Catégorie climatique	55/125/56
Température d'utilisation	- 55°C + 125°C
Tension nominale U_{RC}	200 V - 10 000 V
Tension de tenue (sauf extension de gamme)*	
pour $U_{RC} = 200 V_{CC}$	$2,5 U_{RC}$
pour $U_{RC} = 500 V_{CC}$	$2 U_{RC}$
pour $U_{RC} = 1 000 V_{CC}$	$1,5 U_{RC}$
pour $U_{RC} \geq 2 000 V_{CC}$	$1,2 U_{RC}$
Tangente δ à 1 kHz	$\leq 250 \cdot 10^{-4}$
Résistance d'isolement	
sous U_{RC} pour $U_{RC} \leq 500 V_{CC}$	$\geq 20 000 M\Omega$
sous $500 V_{CC}$ pour $U_{RC} > 500 V_{CC}$	$\geq 500 M\Omega \cdot \mu F$

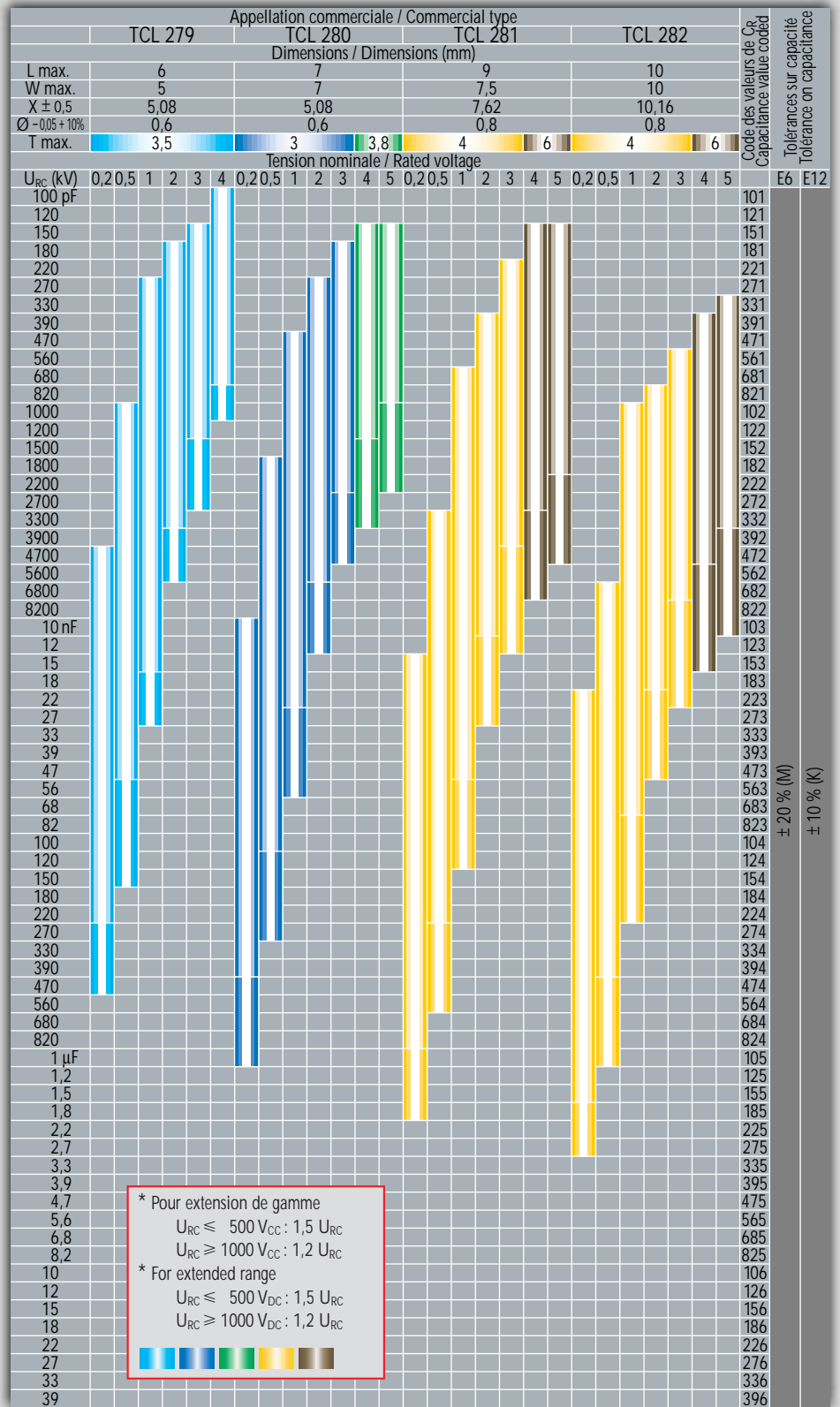
MARQUAGE	
Modèle	_____
Capacité	_____
Tolérance	_____
Tension	_____
Date-code	_____

Dielectric	Ceramic class 2
Technology	Varnished multilayer chips
ELECTRICAL CHARACTERISTICS	
Climatic category	55/125/56
Operating temperature	- 55°C + 125°C
Rated voltage U_{RC}	200 V - 10 000 V
Test voltage (except extended range)*	
for $U_{RC} = 200 V_{DC}$	$2,5 U_{RC}$
for $U_{RC} = 500 V_{DC}$	$2 U_{RC}$
for $U_{RC} = 1 000 V_{DC}$	$1,5 U_{RC}$
for $U_{RC} \geq 2 000 V_{DC}$	$1,2 U_{RC}$
Tangent δ at 1 kHz	$\leq 250 \cdot 10^{-4}$
Insulation resistance	
under U_{RC} for $U_{RC} \leq 500 V_{DC}$	$\geq 20 000 M\Omega$
under $500 V_{DC}$ for $U_{RC} > 500 V_{DC}$	$\geq 500 M\Omega \cdot \mu F$

MARKING	
Model	_____
Capacitance	_____
Tolerance	_____
Voltage	_____
Date-code	_____

CONDENSATEURS CHIPS CERAMIQUE VERNIS CLASS 2

CERAMIC VARNISHED CHIP CAPACITORS CLASS 2



* Pour extension de gamme
 $U_{RC} \leq 500 V_{CC} : 1,5 U_{RC}$
 $U_{RC} \geq 1000 V_{CC} : 1,2 U_{RC}$
 * For extended range
 $U_{RC} \leq 500 V_{DC} : 1,5 U_{RC}$
 $U_{RC} \geq 1000 V_{DC} : 1,2 U_{RC}$

Exemple de codification à la commande / How to order

